

Nepredznačena in predznačena cela števila

Prenos
(carry)

C

Dvojiški zapis	Nepredznačeno	Predznačeno
0000	0	0
0001	1	1
0010	2	2
0011	3	3
0100	4	4
0101	5	5
0110	6	6
0111	7	7
1000	8	-8
1001	9	-7
1010	10	-6
1011	11	-5
1100	12	-4
1101	13	-3
1110	14	-2
1111	15	-1

Pri odštevanju je stanje C obratno (posebnost ARM)!

- če ne prekoračimo 0 => C=1

- če prekoračimo 0 => C=0

preliv (overflow)

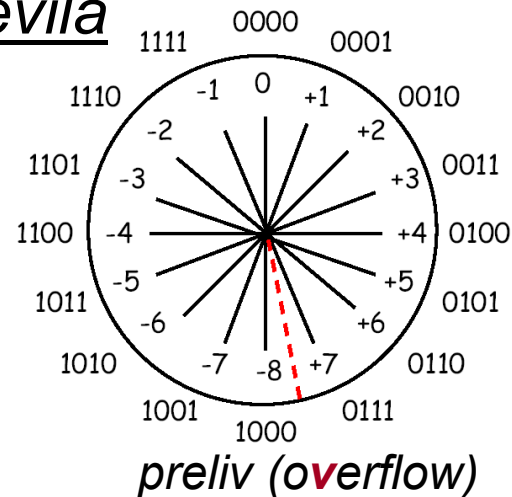
$$\updownarrow V = A_{n-1}B_{n-1}\bar{S}_{n-1} \vee \bar{A}_{n-1}\bar{B}_{n-1}S_{n-1}$$

Nepredznačena in **predznačena** cela števila

Dvojiški zapis	Nepredznačeno	Predznačeno
1000	8	-8
1001	9	-7
1010	10	-6
1011	11	-5
1100	12	-4
1101	13	-3
1110	14	-2
1111	15	-1
0000	0	0
0001	1	1
0010	2	2
0011	3	3
0100	4	4
0101	5	5
0110	6	6
0111	7	7

C ↓

V

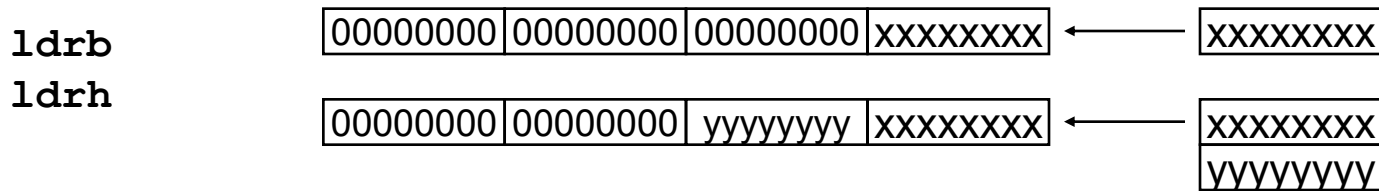


$$V = A_{n-1}B_{n-1}\bar{S}_{n-1} \vee \bar{A}_{n-1}\bar{B}_{n-1}S_{n-1}$$

Vir slike: <https://www.doc.ic.ac.uk/~eedwards/compsys/arithmetric/index.html>

Razširitev ničle / razširitev predznaka

- pri nalaganju 8 in 16 – bitnih pomnilniških operandov je potrebno razširiti predznak ali ničlo (ker so registri in ALE operacije 32 bitni). S pomnilniškimi operandi delata samo load in store (ldr, str).
- pri nepredznačenih operandih je potrebno razširiti ničlo:



- pri predznačenih operandih je potrebno razširiti predznak:

