

ORS, 2.10.2023

kaj je arhitektura?

1. tipi operandov (int/ff?)
2. ukazi in operacije
3. kje so operandi in koda do njih
prijem? → KAKŠNI NASLOVI/ADR

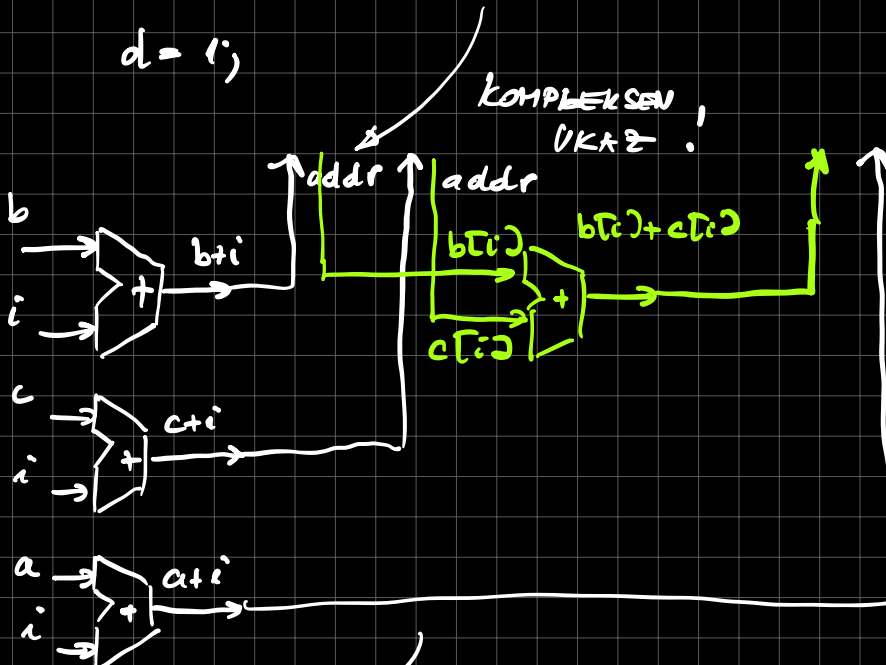
upor:

$a[i] = b[i] + c[i];$

Šelim si: dest.



$d = i;$



V splošnem je takega ukaza ne
da privede v enem ciklu

zato se pri nas reši, da si želimo
preprosto ukaze ⇒ RISC



glavna ideja RISC:

→ samo 2 ukazi (LOAD/STORE)

smemo imeti LE EN poro.

operandi in smemo uporabiti
za kakšno naslednjo

Pomnilniška prečka V/I



Ker sodebne CPE enojo operande (podatke)
brati ali zapisovati. Le z Latch/Store
celoti $\Rightarrow$ morajo vse V/I enote biti vidne
kot del pomnilnika

$\swarrow$
Zato imajo vse V/I naprave 1 ali več
pom. baze v svojem vmesniku, ki ji
namenjajo namenjavi podatkov s CPE.

ZATO JIM PRADIMO
REGISTRE

te pom. baze imajo namen:

- npr. namenjane so
namenjavi podatkov } **PODATKOVNI (DATA) REG.**
- $\rightarrow$ npr. prilaganje status
V/I naprave } **STATUSNI REG.**
- $\rightarrow$ npr. določajo delovanje V/I
npr. (hitrost, ...) } **KONTROLNI REG.**

1. Kolo spravimo cpo 32-bitno pom.
baze (REGISTER) v naslovni prstor
32-bitne CPE? $\rightarrow 0x8000\ 0000$

