

Ponovitev osnovnih načinov naslavljanja ARM

BAZNO NASL.

NASLOV BAZNI REG. → ①

ADR Rx, **ODMIK** → ②

① BREZ ODMIKA

② Z ODMIKOM

POSTOP DO OPERANDA PRVO BAZNI REG. → ②

LDR Ry, [Rx] LDR Ry, [Rx, #ODMIK]
ali
STR Ry, [Rx] STR Ry, [Rx, #ODMIK]

NASLOV: OPERANDA Rx Rx ± ODMIK

③ TAKOJŠNJE NASL.

MOV R0, #0
ADD R1, R1, #1

④ NEPOSRE. REG.

MOV R0, R1
ADD R1, R1, R2

DOLŽINA OPER.	LOAD	STORE
8-bit	LDRB	STRB
16-bit	LDRH	STBH
32-bit	LDR	STR

PRIMER:
TABELA: .BYTE 3, 5, 7, 2

ADR R0, TABELA
LDRB R1, [R0, #2]

Posnetki prejšnjih izvedb vaj (SLO,ENG) – portal LEA: [Računalniška arhitektura \(RA\)](#)