

VGRS, 3.10.2023

pa3cio@fri.uni-lj.si

rok.cesnovar@fri.uni-lj.si

HAIT : projektna naloga

~~3 aprila 102 v STUDIO~~

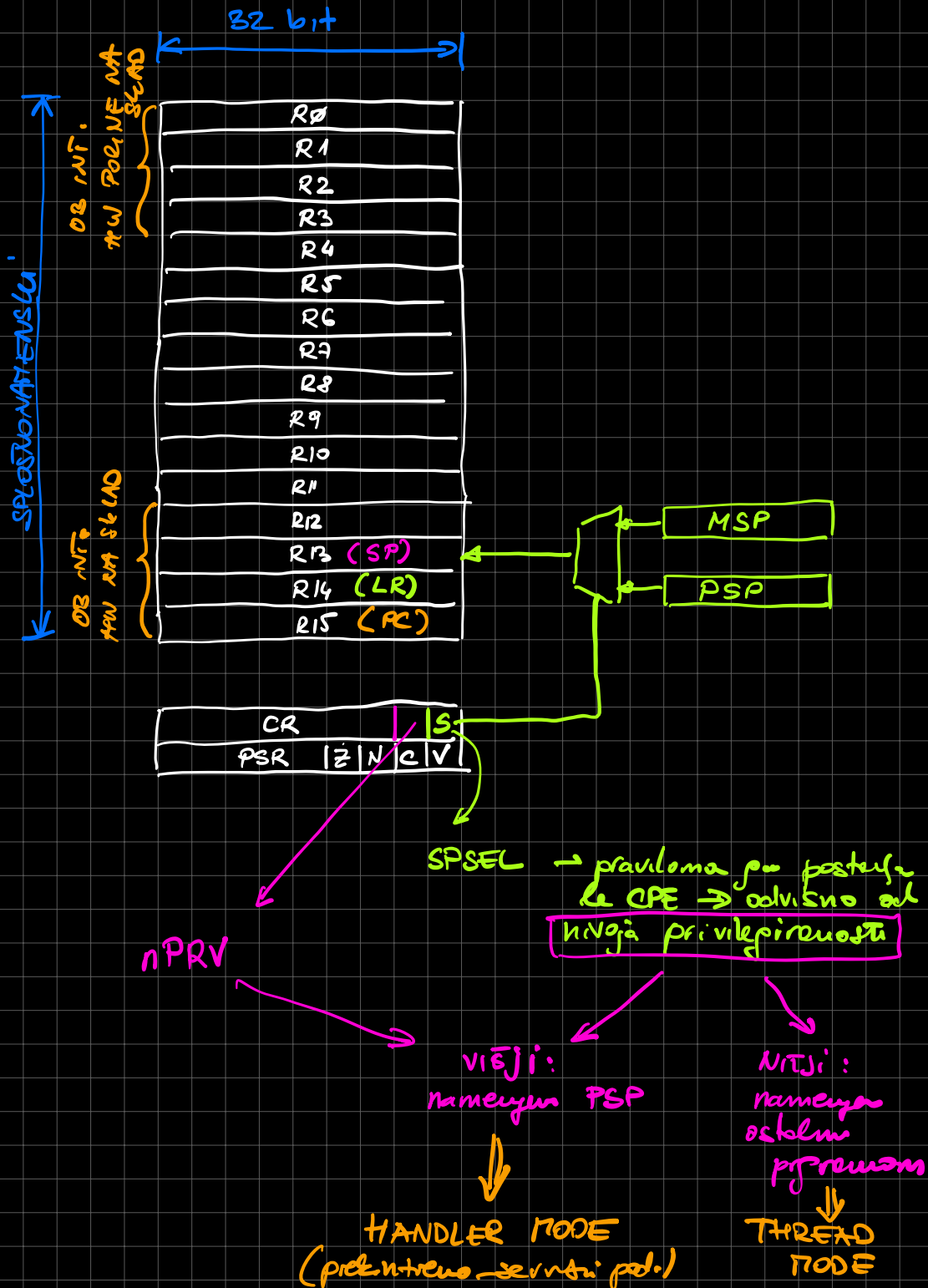
Sklepi literature

- predavanja in vaj
- moji zapiski
- gradivo za vaj
- moji osnutki učbenka
- učbenki tujih avtorjev

STM 32 H7 : Cortex M7 cip

Prelimitve pri ARM-Cortex

Programski model CPE:



SKLAD

ARM ABI :

FULL DESCENDING

SP kaže na
zadnji vskujen
podatek

SKLAD NARAJETA
V SP-RI PAMOMATI
NASLONJ

PUSH reg :

$SP \leftarrow SP - 4$ (ADDI R13, R13, -4)

$M[SP] \leftarrow \text{reg}$ (SW O(R13), reg)

POP reg :

$\text{reg} \leftarrow M[SP]$ (LW reg, O(R13))

$SP \leftarrow SP + 4$ (ADDI R13, R13, 4)